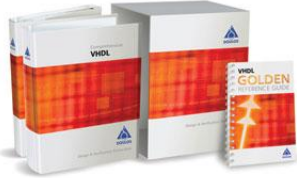


Programme de janvier à juin 2012



Doulos, leader pour le développement et la fourniture de formations pour les concepteurs de produits électroniques

Doulos propose des solutions à vos développeurs à tous les niveaux de la conception, en cours inter et intra entreprise :

- Conception Hardware FPGA, SoC, ASIC avec les langages VHDL, Verilog, SystemVerilog
- Conception des FPGAs Altera et Xilinx
- Environnement de conception avec les langages Perl et Tcl/Tk
- Développement logiciel et architecture pour les systèmes embarqués bâtis autour des processeurs ARM
- Méthodologie de vérification avec les langages PSL, VHDL Verilog, SystemC
- Méthodologie de vérification avec SystemVerilog UVM, OVM ou VMM
- Cours ESL et SystemC TLM 2.0

Les cours Doulos basés sur les meilleures techniques améliorent les connaissances et la productivité de vos équipes de développements.

Pourquoi choisir DOULOS ?

Pour la conception HDL (FPGA, PLD et ASIC), les cours de formation Doulos sont à la pointe de la technologie depuis plus de 10 ans. La réputation de qualité et d'efficacité de ces cours a fait de Doulos le leader européen en Formation HDL.

Cette réputation s'appuie sur :

- L'expertise des formateurs : concepteurs eux-mêmes, leurs connaissances restent toujours à la pointe de la technologie et s'appuient sur l'expérience.
- La qualité des supports de cours : ils sont en permanence mis à jour en fonction de l'évolution des techniques et des produits. Totalement indexés et faciles d'utilisation, ils restent une référence idéale après le cours.
- L'indépendance par rapport aux fondeurs et aux fournisseurs d'outils : vous apprenez des concepts universels et vous les appliquez lors des exercices sur la technologie et les outils de votre choix.
- Les travaux pratiques. Représentant jusqu'à 50% de la formation, ils sont réalisés sur des plateformes haut de gamme équipés des meilleurs outils, dans leurs dernières versions, et selon votre choix.

Pour une formation sur votre site, pour s'inscrire aux cours Doulos ou pour obtenir des renseignements, contactez :

AmbLot 166, boulevard du Montparnasse, 75014 Paris
Tel : +33(0)1 42 79 57 48 Fax : +33(0)1 42 79 57 47
Email: info@amblot.com Web : www.amblot.com

Catalogue des formations

Design and Verification Environment

Essential Digital Design Techniques	2 jours
Essential Verification Methodology	2 jours
Essential Perl	3 jours
Essential Tcl/Tk	3 jours

Hardware Design

Essential Digital Design techniques	2 jours
-------------------------------------	---------

VHDL

VHDL For FPGA Design	3 jours
Comprehensive VHDL	5 jours
Advanced VHDL	2 jours
Expert VHDL	5 jours
VHDL-AMS Workshop	2 jours

Verilog

Fast-Track Verilog For VHDL Users	2 jours
Comprehensive Verilog	4 jours
Expert Verilog	5 jours

Altera Professional Designer™

VHDL For FPGA Design (Altera)	3 jours
Advanced VHDL (Altera)	2 jours
Expert VHDL	5 jours

Xilinx Professional Designer™

VHDL For FPGA Design (Xilinx)	3 jours
Advanced VHDL (Xilinx)	2 jours
Expert VHDL	5 jours

ARM

ARM7/9 Software Design	4 jours
ARM11 Software Design	4 jours
ARM Cortex-M3 Software Design	4 jours
ARM Cortex-R4 Software Design	4 jours
ARM Cortex-A5 Software Design	4 jours
ARM Cortex-A8 Software Design	4 jours
ARM Cortex-A9 Software Design	4 jours
ARM Cortex-A9 MPCore Software Design	4 jours
ARM7/9 SoC Design	4 jours
ARM1176 SoC Design	5 jours
ARM Cortex-M0 SoC Design	3 jours
ARM Cortex-M1 FPGA Design	3 jours
ARM Cortex-M3 SoC Design	3 jours
ARM Cortex-R4 SoC Design	4 jours
ARM Cortex-A5 MPCore SoC Design	4 jours
ARM Cortex-A8 SoC Design	4 jours
ARM Cortex-A9 MPCore SoC Design	4 jours
ARM DSP Masterclass - Advanced NEON	2 jours



DOULOS

AmBLot

Verification Methodology

Essential Verification Methodology	2 jours
Assertion-based Verification with PSL	2 jours
Expert VHDL Verification	3 jours
Expert Verilog Verification	2 jours
Expert SystemC Verification	2 jours

SystemVerilog

SystemVerilog for FPGA Design	4 jours
SystemVerilog for Verification Specialists	4 jours
OVM Adopter Class	3 jours
UVM Adopter Class	4 jours
VMM Adopter Class	2 jours
Modular SystemVerilog (custom onsite training)	

ESL and SystemC

Comprehensive C++	5 jours
Fundamentals of SystemC	3 jours
Comprehensive SystemC	5 jours
SystemC Modeling using TLM 2.0	3 jours
Expert SystemC Verification	2 jours
Modular SystemC (custom onsite training)	



Calendrier des formations 2012

Type de cours	Durée	Dates	Lieu
Essential Tcl/Tk	3 jours	4-6 juin	Paris
Essential Digital Design Techniques	2 jours	26-27 mars	Paris
Comprehensive VHDL	5 jours	13-17 février 2-6 avril 25-29 juin	Paris
VHDL for FPGA Design	3 jours	13-15 février 2-4 avril 25-27 juin	Paris
Expert VHDL	5 jours	21-25 mai	Paris
Fast-Track Verilog for VHDL Users	2 jours	12-13 mars 14-15 juin	Paris
Comprehensive Verilog	4 jours	Nous contacter	Paris
ARM Cortex-M3 Software Design	4 jours	Nous contacter	Paris
Comprehensive SystemVerilog	5 jours	19-23 mars 18-22 juin	Paris
Comprehensive SystemC	5 jours	Nous contacter	Paris

Les cours de formation se déroulent dans les locaux de la Société Amblot situés au :
166, bd du Montparnasse 75014 Paris.

Ces cours sont aussi disponibles sur site.

Les formations sont dispensées en langue française, dans le cadre de la formation continue :
N° d'agrément 11753276475.

AmbLot se réserve le droit d'annuler ou de modifier la date d'une session de cours prévenant le participant au moins 10 jours ouvrables avant le début du cours